**Mikrodenetleyici Finali için Sorular ve Cevapları**

1) Mikrodenetleyici ana program çalıştırılırken kesme geldiğinde ilgili alt programa dallanır. Dallanılan alt programa ....... denilir.

Cevap: ISR(Interrupt Service Routine)

2) IE saklayıcısındaki EA biti 0 ise bütün kesme kaynakları pasif hale gelir. (D)(Y)

Cevap: Doğru

3) Kesmelerin öncelik düzeyleri belirlenmemiş ya da aynı öncelik düzeyleri ayarlanmış ise bu durumda kesme tarama sırası hangi şıkta doğru verilmiştir?

A) INT0,T0,INT1,T1,T1,R1,T2

B) INT1,T1,INT0,T0,T1,R1,T2

C) T0,INT0,INT1,T1,T1,R1,T2

D) T0,T1,T1,INT0,INT1,R1,T2  
E) T1,T0,T1,INT0,INT1,R1,T2

Cevap: A

4) Mikrodenetleyici, kesme hizmet programının bittiğini .......... komutu ile anlamaktadır.

Cevap: RETI(Return From Interrupt)

5) C tabanlı bir 8051 uygulamasının yazılabilmesi için programın başına ............................ satırı mutlaka eklenmelidir.

Cevap: #include <reg51.h>

6) Aşağıdakilerden hangisi ANSI C’de bulunmayıp C51 derleyicisinde kullanılan veri türlerinden biri değildir?

A) bit  
B) sbit  
C) signed int  
D) sfr  
E) sfr16

Cevap: C

7) Timer Mod2’de TLx saklayıcısı 255 değerine ulaştığında taşma oluşur. (D)(Y)

Cevap: Doğru

8) ............... adresleme yöntemi sadece ACALL ve AJMP komutları ile kullanılır.

Cevap: Mutlak

9) Sıfırlama (Reset) işlemi sadece elle (manual) gerçekleştirilir. (D)(Y)

Cevap: Yanlış

10) ..........., P0 portundaki bilginin veri ya da adres olup olmadığı seçimini yapmak için kullanılır.

Cevap: ALE

11) Timer ile Counter arasındaki en temel fark …………….dır.

Cevap: timer sayma işaretini mikrodenetleyicinin kristalinden, counter ise TO ve T1 harici girişlerinden almasıdır.

12) Timer….. sayma,counter ise ….. sayma gerçekleştirir.

Cevap: Periyodik, periyodik olmayan

13) Timer/Counter çalışma modları ………………..ile belirlenir.

Cevap: TMOD register ındaki M1 ve MO ile

14) Interruptlar, sinyal gelince ……………. ‘ya gider.

Cevap: interrupt servis rutini (ISR)

15) Interrupt servis rutinlerinin adresini tutmak için ayrılmış olan bir grup memory bölgesine …………. denir.

Cevap: Interrupt Vektör Table

16) Tmod bit-addressible değildir. (D)(Y)

Cevap: Doğru

17) Tmod un programın başında bir kez kurulması yeterlidir. (D)(Y)

Cevap: D

18) Polling mekanizmasında önceliklendirme varken, interrupt mekanizmasında önceliklendirme yoktur. (D)(Y)

Cevap: Y

19) Interrupt mekanizmasında Round Robin yöntemi tercih edilir. (D)(Y)

Cevap: Y

20) Interruplarda maskeleme yoktur. (D)(Y)

Cevap: Y

21) A single microcontroller can serve several devices by two ways; ……………….. and ……………

Cevap: polling mechanism, interrupts

22) Interruptlarda ………. ……………………. Mekanizması varken, polling mekanizmasında ………………… yani ………………….. mekanizma vardır.

Cevap: öncelik, round robin,önceliksiz

23) For every interrupt ,there must be an ……………………………… or …………….

Cevap: interrupt service routine, interrupt handler

24) The group of memory locations set aside to hold the addresses of interrpt service routine ‘s is called ……………………………………

Cevap: interrupt vector table

25) 8051 deki tüm interrupt fonksiyonları ,……………………………. , ……………………. ve …………….. registerındaki bitler ile kontrol edilir.

Cevap: kesme yetkilendirme register ı (IE), kesme öncelik register’ı (IP), zamanlayıcı kontrol

( TCON )

26) IE register ı …………………………’den sorumludur ve ……………………bölgesinin ………………adresinde bulunur.

Cevap: interrupt yetkilendirme, SFR, A8H

27) Tüm interruptları ………………………. Komutu ile disable ederiz. Bu işleme aynı zamanda …………. Denir.

Cevap: CLR IE.7, masking

28) There are two activation levels fort he external hardware interrupts……………………… and ………………

Cevap: Level Triggered, Edge Triggered

29) 8051 de interrupt kaynaklarının öncelikleri, ……………………………….. register ı ile belirlenir.

Cevap: IP

30) ………………….. donanımsal bir interrupt’tır ve maskelenemez.

Cevap: Reset